No. of Printed Pages: 10

PHE-10

BACHELOR OF SCIENCE (B. Sc.)

Term-End Examination

June, 2020

PHE-10: ELECTRICAL CIRCUITS AND ELECTRONICS

Time: 2 Hours

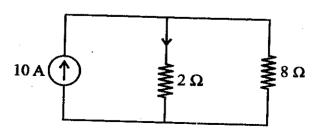
Maximum Marks: 50

Note: (i) All questions are compulsory. However internal choices are given.

- (ii) Use of calculator is allowed.
- (iii) Symbols have their usual meanings.
- 1. Attempt any five parts:

2 each

(a) In the circuit given below, find the current through 2 Ω resistor:



- (b) Draw the labelled diagram of *n*-channel JFET.
- (c) What is biasing? Name the most commonly used biasing in transistor amplifiers.
- (d) Draw diagram of a full wave bridge rectifier.
- (e) What type of power supply is needed to operate an op-amp. ? How much voltage gain is provided by an ideal op-amp. ?
- (f) Convert 26578 into binary.
- (g) What is a Watt meter? Name the most commonly used watt meter.

2. Attempt any two parts:

- (a) State and prove Norton's theorem. 1+4
- (b) In a circuit consisting of 2 k Ω resistor connected in series with 100 mH coil, a 100 V_{rms} , 10 kHz signal is applied. Find impedance Z, current I, V_R and V_L . 5
- (c) Explain the charge transport processes in a semiconductor.

3.	Attempt	anv	two	parts	•

- (a) Explain with the help of appropriate diagrams, the classification of amplifiers according to biasing.
- (b) Draw the circuit of Colpitts oscillator and explain its working. Write the expression for its frequency.
- (c) For a full wave rectifier described by $i_{\rm L} = {\rm I}_m \sin \omega t \ \ {\rm for} \ \ 0 < \omega t < \pi$

show that (i) $I_{dc} = 2I_m / \pi$ (ii) Ripple factor = 0.482.

4. Attempt any two parts:

- (a) (i) Draw a pin-diagram of an 8 pin DIP op-amp. IC.
 - (ii) What is slew rate of an op-amp. ?
 State its significance.
- (b) Draw the circuit of basic differentiator using an op-amp. Write the relationship between its input and output voltage. Plot its output waveform when a square wave is given at its input.

 2, 1, 2

1

(c)	Using IC LM 317 design an adjustat	ole
	voltage vegulator for an output voltage	of
	8 V to 15 V.	5

5. Attempt any two parts:

- (a) (i) What is a BCD code?
 - (ii) Draw circuits of AND and OR gates using only NAND gates.
- (b) Find minimum sum of product (MSP) expression and hence draw the digital circuit for:

$$y = \overline{A}C + AB(\overline{B} + C)$$

(c) Draw the circuit for edge trigger J-K flipflop and explain its working. 5

PHE-10

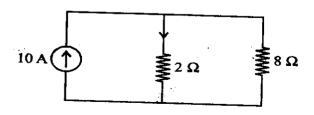
विज्ञान स्नातक (बी. एस-सी.) सत्रांत परीक्षा जून, 2020

पी.एच.ई.-10 : विद्युत् परिपथ और इलेक्ट्रॉनिकी

समय : 2 घण्टे

अधिकतम अंक : 50

- नोट: (i) सभी प्रश्न अनिवार्य हैं। किन्तु आंतरिक विकल्प दिए गए हैं।
 - (ii) कैल्कुलेटर के प्रयोग की अनुमित है।
 - (iii) प्रतीकों के अपने सामान्य अर्थ हैं।
- 1. किन्हीं पाँच भागों को हल कीजिए:
 - (क) निम्न परिपथ में 2Ω प्रतिरोधक में धारा का मानप्राप्त कीजिए :



- (ख) n -चैनल संधि क्षेत्र प्रभाव ट्रांजिस्टर का चिह्नित आरेख खींचिए।
- (ग) बायसन क्या होता है ? ट्रांजिस्टर प्रवर्धक में व्यापक रूप से प्रयुक्त बायसन कौन-सा है ?
- (घ) पूर्ण तरंग सेतु दिष्टकारी का परिपथ चित्र खौँचिए।
- (ङ) ऑप-एम्प के प्रचालन में किस प्रकार के विद्युत
 प्रदाय की आवश्यकता होती है? आदर्श
 ऑप-एम्प की वोल्टता खुन्धि कितनी होती है ?
- (च) 2657₈ को द्वि-आधारी तुल्य में रूपांतरित कीजिए।
- (छ) वाटमीटर क्या होता है ? प्राय: प्रयुक्त होने वाले वाटमीटर का नाम **बताइए।**

- 2. किन्हीं वो भागों को हल कीजिए:
- प्रत्येक 5
- (क) नॉर्टन प्रमेय का कथन लिखिए और इसे सिद्ध कीजिए।
- (ख) एक परिपथ में $100 \, \mathrm{mH}$ कुण्डली के साथ श्रेणी में $2 \, \mathrm{k}\Omega$ प्रतिरोधक और $100 \, \mathrm{V_{rms}}$ वोल्टता एवं $10 \, \mathrm{K}$ Hz आवृत्ति वाला सिग्नल स्रोत जुड़े हैं। प्रतिबाधा Z , धारा I , $\mathrm{V_R}$ और $\mathrm{V_L}$ प्राप्त कीजिए।
- (ग) अर्धचालक में आवेश वाहकों के अभिगमन के प्रक्रम समझाइए।
- 3. किन्हीं **वो** भागों को हल कीजिए: प्रत्येक 5
 - (क) उचित आरेखों की सहायता से प्रवर्धकों का बायसन आधारित वर्गीकरण समझाइए।

- (ख) कॉल्पिट दोलित्र का परिपथ चित्र खींचिए और इसकी कार्यप्रणाली समझाइए। इसकी आवृत्ति का व्यंजक लिखिए।
- (η) $i_{\rm L} = {\rm I}_m \quad \sin \omega t \, (0 < \omega t < \pi)$ से व्यक्त तरंगरूप वाले पूर्ण तरंग दिष्टकारी के लिए सिद्ध कीजिए कि :
 - . (i) $I_{dc} = 2I_m / \pi$ और
 - (ii) ऊर्मिकागुणक = 0.4821
- 4. किन्हीं *दो* भागों को हल कीजिए : प्रत्येक 5
 - (क) (i) 8-सिरों वाली DIP ऑप-एम्प IC का पिन चित्र खींचिए। 2
 - (ii) ऑप-एम्प की द्रुत घूर्णन दर क्या होती है ? इसकी सार्थकता समझाइए। 3

- (ख) ऑप-एम्प से बने बुनियादी अवकलक का परिपथ चित्र खींचिए। इसकी निवेश और निर्गम वोल्टताओं के बीच संबंध लिखिए। इसके निवेश पर वर्गाकार तरंगरूप देने पर निर्गम तरंगरूप खींचिए।
 - (ग) IC LM 317 का उपयोग करके 8 V से 15 V की निर्गम वोल्टता प्रदान करने वाला समंजनीय वोल्टता नियंत्रक डिजाइन कीजिए।
- 5. किन्हीं दो भागों को हल कीजिए:
 - (क) (i) BCD कोड क्या होता है ?

į

(ii) केवल NAND गेटों का उपयोग करके

AND और OR गेटों के परिपथ चित्र

खींचिए।

4

P. T. O.

(ख)	$y = \overline{A}C$	+ AB	$(\overline{B} + C)$	का MS	P व्यंजक	ज्ञात
	कीजिए	और	उसका	अंकीय	परिषथ	चित्र
	खींचिए।					3, 2

(ग) कोर ट्रिगरित J-K फ्लिप-फ्लॉप का परिपथ चित्र खींचिए और इसकी कार्यप्रणाली समझाइए। 5